JAPANESE PATENT OFFICE -- Patent Abstracts of Japan

Publication Number: 11145067 A

Date of Publication: 1999.05.28

Int.Class: H01L 21/205

Date of Filing: 1998.07.28

Applicant: SAMSUNG ELECTRON CO LTD

Inventor: CHOI BAIK-SOON

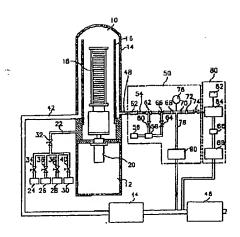
AN JUNG-IL KIM JIN-SUNG KIM JUNG-KI CHEMICAL VAPOR PHASE DEPOSITION EQUIPMENT FOR MANUFACTURING SEM-ICONDUCTOR ELEMENT, ITS CLEANING METHOD AND CLEANING PROCESS RECIPE OPTIMIZING METHOD FOR PRO-CESS CHAMBER

Abstract:

PROBLEM TO BE SOLVED: To provide chemical vapor phase deposition equipment for manufacturing semiconductor element, which cleans the inner part of a process chamber in situ after the prescribed process of a semiconductor wafer and optimizes a process recipe, and to provide its cleaning method and the cleaning process recipe optimizing method of the process chamber.

SOLUTION: A gas supply pipe 22 for supplying process gas to a process chamber 10 and a waste gas exhaust pipe 42 removing waste gas after the process is executed are connected. A CIF

COPYRIGHT: (C)1999,JPO



(19) 日本国特許庁 (JP) (12) 公開特許公報 (A)

(11)特許出願公開番号

特開平11-145067

(43)公開日 平成11年(1999)5月28日

(51) Int.Cl.8

識別記号

FΙ

HO1L 21/205 C23C 16/00

H01L 21/205 C 2 3 C 16/00

審査請求 未請求 請求項の数25 OL (全 11 頁)

(21)出願番号

特顧平10-212565

(22)出顧日

平成10年(1998) 7月28日

(31)優先権主張番号 1997P-56009

(32)優先日

1997年10月29日

(33)優先權主張国

韓国 (KR)

(71) 出顧人 390019839

三星電子株式会社

大韓民国京畿道水原市八達区梅雞洞416

(72) 発明者 崔 百 洵

大韓民国ソウル市銅雀区▲舎▼堂 2 洞105

番地 ▲舎▼堂宇星アパート208-1202号

(72)発明者 安 重 盤

大韓民国京畿道水原市八達区梅雞洞 梅灘

住公1次アパート団地11-407号

(72)発明者 金 鎖 成

大韓民国京畿道水原市八達区梅雞1洞 住

公5次アパート団地502-1003号

(74)代理人 弁理士 萩原 誠

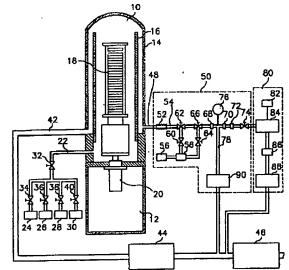
最終頁に続く

(54) 【発明の名称】 半導体素子製造用化学気相蒸着装置及びその洗浄方法並びに工程チャンパーの洗浄工程レシビ最 適化方法

(57)【要約】

【課題】 半導体ウェーハの所定の工程後にインシチュ で工程チャンバー内を洗浄して工程レシピを最適化する 半導体素子製造用化学気相蒸着装置及びその洗浄方法並 びに工程チャンバーの洗浄工程レシピ最適化方法を提供 する。

【解決手段】 工程チャンパー10に工程ガスを供給す るためのガス供給管22と、工程実行後の廃ガスを除去 する廃ガス排気管42とを接続し、工程チャンバー10 にガス供給管22を介してC1F3 ガスを供給するC1 F3 供給源24を設け、工程チャンバー10内のガスを 差圧を利用してサンプリングするサンプリングマニフォ ルド50を備えるとともに、このサンプリングマニフォ ルド50からサンプリングガスを供給してRGA-QM S評価を実行するガス分析器80を備えることで、RG A-QMS評価を通じて工程チャンバー洗浄工程のガス 流量、圧力、温度によるエンドポイントの最適化を実現 する。



【特許請求の範囲】

【請求項1】 半導体素子製造のための蒸着工程を実行 する工程チャンパーと、

1

前記工程チャンバーに工程ガスを供給するための複数個 の工程ガス供給ラインと、

前記工程チャンバーから工程実行後の廃ガスをポンピン グ手段によって除去する廃ガス排気ラインと、

前記工程チャンバーに洗浄ガスを供給するための洗浄ガ ス供給ラインと、

前記工程チャンバーに接続されて工程チャンバー内のガ 10 スを差圧を利用してサンプリングするサンプリングマニ フォルドと、

前記サンプリングマニフォルドからのサンプリングガス を分析するガス分析器とを備えてなることを特徴とする 半導体素子製造用化学気相蒸着装置。

【請求項2】 前記工程チャンバーは密閉された外側の チューブ内に上側が開放された内側のチューブを備えた 低圧化学気相蒸着チャンバーであり、前記洗浄ガスはC 1F3 ガスであるとともに、前記洗浄ガス供給ラインは 前記内側チューブに配管接続されることを特徴とする請 20 求項1に記載の半導体素子製造用化学気相蒸着装置。

【請求項3】 前記工程チャンバーは、密閉された外側 チューブ内に上側が開放された内側チューブを備えた低 圧化学気相蒸着チャンバーであり、前記サンプリングマ ニフォルドが前記外側チューブに配管接続されることを 特徴とする請求項1に記載の半導体素子製造用化学気相 蒸着装置。

【請求項4】 前記サンプリングマニフォルドには、前 記工程チャンバー内の圧力と同一に維持するための臨界 オリフィスが設置されていることを特徴とする請求項1 30 装置。 に記載の半導体素子製造用化学気相蒸着装置。

【請求項5】 前記サンプリングマニフォルドは、前記 外側チューブとの接続部から順次的に第1エアーバル ブ、第2エアーバルブ、第1アイソレーションバルブ、 第2アイソレーションバルブ、第3アイソレーションバ ルブ及びゲートバルブが設置されていることを特徴とす。 る請求項4に記載の半導体素子製造用化学気相蒸着装 置。

【請求項6】 前記サンプリングマニフォルドには、パ ージガス供給ラインがさらに設置されていることを特徴 40 とする請求項5に記載の半導体素子製造用化学気相蒸着 装置。

【請求項7】 前記サンプリングマニフォルドのパージ ガス供給ラインは、パージガス供給源から前記第1及び 第2エアーバルブにそれぞれ接続され、中間部にそれぞ れ第3及び第4エアーバルブを備えていることを特徴と する請求項6に記載の半導体素子製造用化学気相蒸着装

【請求項8】 前記サンプリングマニフォルドの第1ア イソレーションバルブと第2アイソレーションバルブと 50 前記各工程でガス供給ラインの汚染評価を実施する工程

の間には、CM (CapacitanceManome ter) ゲージ及びサンプリング用ポンプがさらに設置 されていることを特徴とする請求項5に記載の半導体素 子製造用化学気相蒸着装置。

【請求項9】 前記サンプリングマニフォルドの第1ア イソレーションバルブ、第2アイソレーションバルブ及 び第3アイソレーションバルブのオリフィスは、それぞ れ100ミクロン、100ミクロン及び250ミクロン に形成されていることを特徴とする請求項5に記載の半 導体索子製造用化学気相蒸着装置。

【請求項10】 前記廃ガス排気ラインのポンピング手 段には、このポンピング手段を経由した廃ガスを洗浄す るためのスクラバーがさらに設置されているとともに、 前記サンプリングポンプを経由したガスも同時に前記ス クラバーを経由して排出されるようにすることを特徴と する請求項8に記載の半導体素子製造用化学気相蒸着装 置。

【請求項11】 前記ガス分析器は、質量分析器、ター ボポンプ及びベーキング用ポンプを内蔵したRGA-Q MS (Residual Gas Analyzer-Quadrupole Mass Spectrome ter)であることを特徴とする請求項1に記載の半導 体索子製造用化学気相蒸着装置。

【請求項12】 前記廃ガス排気ラインのポンピング手 段には、このポンピング手段を経由した廃ガスを洗浄す るためのスクラバーがさらに設置されているとともに、 前記サンプリングポンプを経由したガスも同時に前記ス クラバーを経由して排出されるようにすることを特徴と する請求項11に記載の半導体素子製造用化学気相蒸着

【請求項13】 前記サンプリングマニフォルドは、エ レクトロポリシング (electropolishin g) 処理されたステンレススチール材質の配管を使用す ることを特徴とする請求項1に記載の半導体素子製造用 化学気相蒸着装置。

【請求項14】 工程チャンバー、前記工程チャンバー に工程ガスを供給するための複数個の工程ガス供給ライ ン、前記工程チャンバーから工程実行後の廃ガスを除去 する廃ガス排気ライン、前記工程チャンバーに洗浄ガス を供給するための洗浄ガス供給ライン、前記工程チャン バーに接続されたサンプリングマニフォルド、及び前記 サンプリングマニフォルドからのサンプリングガスを分 析するガス分析器を備える半導体素子製造用化学気相蒸 着装置の洗浄方法において、

前記サンプリングマニフォルドから前記工程チャンバー 内のガスのサンプリングを開始する工程と、

前記ガス分析器の最初基本値を一定の水準以下に低く保 持するために前記ガスをベーキングしながらアウトガシ ング (outgassing:排ガス)する工程と、

3

と、

前記工程チャンバー内に収容された半導体ウェーハに対 して所定の工程を実行する工程と、

前記工程が完了した後に前記ウェーハをアンローディン グした後、前記工程チャンバー内の廃ガスを排気する工

前記工程チャンバーに洗浄ガスをインシチュ(in-s itu)で供給しながら工程チャンバー内を洗浄する工 程とを備えてなることを特徴とする半導体素子製造用化 学気和蒸着装置の洗浄方法。

【請求項15】 前記洗浄ガスは、C1F3 ガスであ り、前記ガス分析器は質量分析器を内蔵したRGA-Q MSであることを特徴とする請求項14に記載の半導体 素子製造用化学気相蒸着装置の洗浄方法。

【請求項16】 前記サンプリングを開始する工程以外 でサンプリングを行わない場合には、前記サンプリング マニフォルドとガス分析器とにパージガスを利用して継 続的にパージガスを供給することを特徴とする請求項1 5に記載の半導体素子製造用化学気相蒸着装置の洗浄方 法。

【請求項17】 前記サンプリングマニフォルドには、 オリフィスを設置して前記工程チャンバーの圧力範囲と 同一に維持できるようにすることを特徴とする請求項1 4に記載の半導体素子製造用化学気相蒸着装置の洗浄方 法。

【請求項18】 前記サンプリングマニフォルドには、 中間部に前記ガス分析器と別途の配管ラインを有するサ ンプリング用ポンプとを設置してサンプリングガスの圧 力を調節することを特徴とする請求項14に記載の半導 体素子製造用化学気相蒸着装置の洗浄方法。

【請求項19】 前記工程ガス供給ラインの汚染評価を 実行する工程は、窒素ガスが各工程ガス供給ラインに分 離して通過し、リキッジ (leakage:漏れ)の有 無を確認することを特徴とする請求項14に記載の半導 体索子製造用化学気相蒸着装置の洗浄方法。

【請求項20】 前記半導体ウェーハに対する所定の工 程は、シリコンを含有した膜質を形成する工程であるこ とを特徴とする請求項14に記載の半導体素子製造用化 学気相蒸着装置の洗浄方法。

【請求項21】 前記工程チャンバー内を洗浄する工程 40 では、工程チャンバー内の圧力と温度とを一定に維持し ながら窒素ガス及び洗浄ガスとして、CIF3ガスを一 定に供給して実行することを特徴とする請求項14に記 載の半導体素子製造用化学気相蒸着装置の洗浄方法。

【請求項22】 前記工程チャンバー内を洗浄する工程 前後では、工程チャンバー内のパーティクルを測定する 工程をさらに備えることを特徴とする請求項14に記載 の半導体索子製造用化学気相蒸着装置の洗浄方法。

【請求項23】 前記工程チャンバー内を洗浄する工程

を測定する工程をさらに備えることを特徴とする請求項 14に記載の半導体素子製造用化学気相蒸着装置の洗浄

【請求項24】 工程チャンバーに洗浄ガスを供給する ための洗浄ガス供給ラインと、前記工程チャンバーに接 続されたサンプリングマニフォルドと、前記サンプリン グマニフォルドからのサンプリングガスを分析するガス 分析器とを備えて、前記工程チャンバー内に収容された 半導体ウェーハに対して所定の工程を行った後、インシ 10 チュに前記工程チャンバー内を洗浄する工程チャンバー の洗浄工程レシピ最適化方法において、

前記半導体ウェーハに対する所定の工程を行った後、前 記工程チャンバー内を一定の圧力と温度とに維持しなが ら前記洗浄ガス及び窒素ガスとしてC1F3 ガスを一定 の量供給することで前記ガス分析器による洗浄終点まで 工程チャンバー内を洗浄する工程と、

前記洗浄工程後に新たな半導体ウェーハに対して所定の 工程を実行した後、前記新たな半導体ウェーハに応じて 工程チャンバー内の圧力または温度を調節して前記洗浄 20 ガス及び窒素ガスとして C 1 F3 ガスを一定の量供給す ることで前記ガス分析器による洗浄終点まで工程チャン バー内を洗浄する工程とからなることを特徴とする工程 チャンバーの洗浄工程レシピ最適化方法。

【請求項25】 前記ガス分析器による前記洗浄工程の 終点検出(EPD)は、エッチングガスが前記工程チャ ンバー内の汚染物質に反応して発生する生産物と、前記 エッチングガスとのアンプリチュード (PPM量) が同 一になる交差点で判断することを特徴とする請求項24 に記載の工程チャンバーの洗浄工程レシピ最適化方法。

【発明の詳細な説明】

[0001]

30

【発明の属する技術分野】半導体素子製造用化学気相蒸 着装置及びその洗浄方法並びに工程チャンバーの洗浄工 程レシピ最適化方法に係り、より詳しくは半導体ウェー ハに対する所定の工程を実行した後に工程チャンバー内 およびガス供給ラインを洗浄する半導体素子製造用化学 気相蒸着装置及びその洗浄方法並びに工程チャンバーの 洗浄工程レシピ最適化方法に関する。

[0002]

【従来の技術】従来、半導体製造工程は、所定の条件を 備えた工程チャンバー内で行われ、特に、低圧化学気相 蒸着工程中には半導体ウェーハのみではなく、工程チャ ンバーのチューブ内壁とロードロックチャンバーとの間 でウェーハを運搬及び貯蔵するボートにも膜が形成され る。このような膜は、ウェーハをローディング/アンロ ーディングする過程でストレスを受けてパーティクルを 発生させる要因になるとともに、これは工程実行中ウェ ーハのディフェクト要因になる。

【0003】このようなディフェクト要因を減少するた 前後では、工程チャンバー内の金属性/イオン性不純物 50 めには、一定の時間内で工程チューブ内を反復してピー

エム(Preventive Maintenance: PM)するようになる。しかし、ピーエムは、生産を中止して設備を運体する間に実行するため、この運体する時間に半導体装置の生産性を低下させる要因として作用する。図8は、このような従来の半導体製造用化学気相蒸着装置の工程チューブを洗浄する工程の過程を概略的に示したフローチャートである。

【0004】図8に示すように、従来の半導体製造用化学気相蒸着装置の工程チューブを洗浄する工程(ピーエム)は、まず、半導体ウェーハに対する所定の工程を行 10った後、システム(工程チャンバー)を冷却させる。工程チャンバーが十分に冷却されると、工程チャンバーのチューブ等を順に分解して除去し、この除去したチューブを湿式エッチング(洗浄)する。この湿式エッチングは、工程チューブ内のポリシリコン膜やシリコンナイトライド膜を除去するために通常弗化水素(HF)系統の化学薬品を使用する。次に、膜を除去したチューブを再び工程チャンバー内に組立てた後、真空ポンプを稼動して真空テストを実施する。真空テストを実施すると、工程チャンバー内で実際に工程を実行できる条件を備えて 20いるかの有無を判断する工程保証(Process Recertification)を実施する。

【0005】しかし、このような従来の半導体製造用化学気相蒸着装置の工程チューブを洗浄するピーエム方法では、その費用及び労働力の消耗が大きいだけではなく所要時間も24時間以上かかってしまう問題点があった。

【0006】このような問題点を解決するために、湿式エッチングを行う代わりに種々の方法として、NF3、CF4がスを利用したプラズマエッチングによる洗浄方法、熱的ストレスによってチャンバー内に形成された膜を除去する熱的ショック技術(Thermal shock Technology)を使用した洗浄方法、及びC1F3、BrF5がスを使用して乾式エッチングを行う洗浄方法などにより洗浄を実行することもあった。【0007】このように、従来の半導体製造用化学気相蒸着装置は、チューブを分解して湿式エッチング、プラズマエッチング、C1F3、BrF5がスによる乾式エッチングなどの種々の洗浄方法により洗浄して再び組み立てて真空テスト、工程保証を実行することでチューブ40を洗浄していた。

[8000]

【発明が解決しようとする課題】しかしながら従来の半 スを
導体製造用化学気相蒸着装置では、前述した従来技術を
使用してもなおチューブの分解及び組立て工程を必要と
するため、その処理費用及び労働力の消耗が大きいだけ
ではなく所要時間も相当かかるという問題点があった。
本発明はこのような課題を解決し、洗浄ガス供給ライ
ン、サンプリングマニフォルド及びガス分析器を備えて
ポ出インシチュで工程チャンバー内を洗浄することができる 50 い。

半導体素子製造用化学気相蒸着装置を提供することを目的とする。本発明の他の目的は、本発明の半導体素子製造用化学気相蒸着装置により半導体ウェーハに対する所定の工程及びウェーハのアンローディング後、インシチュで洗浄工程が実行できる半導体素子製造用化学気相蒸着装置の洗浄方法を提供することを目的とする。本発明のまた更なる他の目的は、半導体素子製造用化学気相蒸着装置の半導体素子製造用工程チャンバーの洗浄工程レシピ最適化方法を提供することを目的とする。

0 [0009]

【発明を解決するための手段】本発明は上述の課題を解 決するために、半導体素子製造のための蒸着工程を実行 する工程チャンバーと、この工程チャンバーに工程ガス を供給するための複数個の工程ガス供給ラインと、工程 チャンバーから工程実行後の廃ガスをポンピング手段に よって除去する廃ガス排気ラインと、工程チャンバーに 洗浄ガスを供給するための洗浄ガス供給ラインと、工程 チャンバーに接続されて工程チャンバー内のガスを差圧 を利用してサンプリングするサンプリングマニフォルド と、このサンプリングマニフォルドからのサンプリング ガスを分析するガス分析器とを備える。ここで、望まし くは、工程チャンバーは密閉された外側のチューブ内に 上側が開放された内側のチューブを備えた低圧化学気相 蒸着チャンバーであり、洗浄ガスはCIF3 ガスである とともに、洗浄ガス供給ラインは内側チューブに配管接 続することが好ましい。また、サンプリングマニフォル ドには、工程チャンバー内の圧力と同一に維持するため の臨界オリフィスが設置され、外側チューブとの接続部 から順次的に第1エアーバルブ、第2エアーバルブ、第 1アイソレーションバルブ、第2アイソレーションバル ブ、第3アイソレーションバルブ及びゲートバルブが設 置されていることが好ましい。また、サンプリングマニ フォルドにはパージガス供給ラインがさらに設置され、 このサンプリングマニフォルドのパージガス供給ライン はパージガス供給源から第1及び第2エアーバルブにそ れぞれ接続されて中間部にそれぞれ第3及び第4エアー バルブを備え、サンプリングマニフォルドの第1アイソ レーションバルブと第2アイソレーションバルブとの間 にはCMゲージ及びサンプリング用ボンプをさらに設置 してサンプリングマニフォルドの一次圧力を調整できる ようにすることが好ましい。また、廃ガス排気ラインの ポンピング手段にはこのポンピング手段を経由した廃ガ スを洗浄するためのスクラバーがさらに設置されている とともにサンプリングポンプを経由したガスも同時にス クラバーを経由して排出されるように形成することが好 ましい。また、ガス分析器は質量分析器、ターボボンプ 及びベーキング用ポンプを内蔵したRGA-QMSであ り、ガス分析器を経由したガスがスクラバーを経由して 排出されるようにして環境汚染を防止することが好まし

【0010】一方、本発明による半導体素子製造用化学 気相蒸着装置の洗浄方法は、工程チャンバー、工程チャ ンバーに工程ガスを供給するための複数個の工程ガス供 給ライン、工程チャンバーから工程実行後の廃ガスを除 去する廃ガス排気ライン、工程チャンバーに洗浄ガスを 供給するための洗浄ガス供給ライン、工程チャンバーに 接続されたサンプリングマニフォルド、及びサンプリン グマニフォルドからのサンプリングガスを分析するガス 分析器を備える半導体素子製造用化学気相蒸着装置の洗 浄方法において、サンプリングマニフォルドから工程チ 10 ャンバー内のガスのサンプリングを開始する工程と、ガ ス分析器の最初基本値を一定の水準以下に低く保持する ためにガスをベーキングしながらアウトガシングする工 程と、各工程でガス供給ラインの汚染評価を実施する工 程と、工程チャンバー内に収容された半導体ウェーハに 対して所定の工程を実行する工程と、工程が完了した後 にウェーハをアンローディングした後に工程チャンバー 内の廃ガスを排気する工程と、工程チャンバーに洗浄ガ スをインシチュで供給しながら工程チャンバー内を洗浄 する工程とを備える。ここで、サンプリングを開始する 20 工程以外でサンプリングを行わない場合には、サンプリ ングマニフォルドとガス分析器とにパージガスを利用し て継続的にパージガスを供給してガス分析器の精密度を 向上させ、工程ガス供給ラインの汚染評価を実行する工 程は窒素ガスが各工程ガス供給ラインに分離して通過し てリキッジの有無を確認するとともに、半導体ウェーハ に対する所定の工程はシリコンを含有した膜質を形成す る工程であり、工程チャンバー内を洗浄する工程では工 程チャンバー内の圧力と温度とを一定に維持しながら窒 素ガス及び洗浄ガスとしてC1F3 ガスを一定に供給し 30 て実行することで洗浄工程の終点を容易に検出すること が好ましい。

【0011】一方、本発明による工程チャンバー洗浄工 程レシピ最適化方法は、工程チャンバーに洗浄ガスを供 給するための洗浄ガス供給ラインと、工程チャンバーに 接続されたサンプリングマニフォルドと、このサンプリ ングマニフォルドからのサンプリングガスを分析するガ ス分析器とを備えて、工程チャンバー内に収容された半 導体ウェーハに対して所定の工程を行った後、インシチ ュに工程チャンバー内を洗浄する工程チャンバーの洗浄 40 工程レシピ最適化方法において、半導体ウェーハに対す る所定の工程を行った後に工程チャンバー内を一定の圧 力と温度とに維持しながら洗浄ガス及び窒素ガスとして C1F3 ガスを一定の量供給することでガス分析器によ る洗浄終点まで工程チャンバー内を洗浄する工程と、洗 浄工程後に新たな半導体ウェーハに対して所定の工程を 実行した後にこの新たな半導体ウェーハに応じて工程チ ャンバー内の圧力または温度を調節して洗浄ガス及び窒 素ガスとしてC1F3 ガスを一定の量供給することでガ ス分析器による洗浄終点まで工程チャンバー内を洗浄す 50 バルブ74が形成されている。この第1及び第2アイソ

る工程とを備える。ここで、ガス分析器による洗浄工程 の終点検出は、エッチングガスが工程チャンバー内の汚 染物質に反応して発生する生産物と、エッチングガスと のアンプリチュードが同一になる交差点で判断すること が好ましい。

[0012]

【発明の実施の形態】次に、添付図面を参照して本発明 による半導体素子製造用化学気相蒸着装置及びその洗浄 方法並びに工程チャンバーの洗浄工程レシピ最適化方法 の実施の形態を詳細に説明する。図1は、本発明による 半導体素子製造用化学気相蒸着装置の実施の形態を示し た構成図である。

【0013】図1に示すように、本発明による半導体素 子製造用化学気相蒸着装置は、二重チューブ、即ち外側 チューブ14と内側チューブ16とにより形成された工 程チャンバー10を備えている。この工程チャンバー1 0では、蒸着工程またはプラズマ工程、拡散工程、化学 気相蒸着工程等多様な工程が行われる。この工程チャン バー10の下段には、ロードロックチャンバー12が設 置されており、工程を実行する際にウェーハを収容する ボート18を設けて工程チャンバー10とロードロック チャンバー12との間のエレベータ20によって上下駆 動するように構成されている。

【0014】また、内側チューブ16の下段には、工程 実行のための工程ガスを供給するガス供給管22が接続 されている。このガス供給管22は、SiH4供給源2 4、PH3 供給源26、N2 供給源28、C1F3 供給 源30がそれぞれエアーバルブ32、34、36、3 8、40を介在して接続されている。ここで、C1F3 供給源30は、後述する洗浄ガス供給源である。このよ うにガス供給管22は、それぞれの工程ガスまたは洗浄 ガスなどのガスを選択的に供給できるように配管してい る。

【0015】また、工程チャンバー10内で工程を実行 した後の廃ガスは、排気ポンプ44により排気管42を 通じてスクラバー46を経由し、このスクラバー46で 洗浄した後に排気される。

【0016】また、工程チャンバー10内で発生される ガスの変化メカニズムを測定するために外側チューブ1 4には、サンプリングポート48を設置し、このサンプ リングポート48には柔軟性のある接続部52を介在し てサンプリングマニフォルド50を接続している。サン プリングマニフォルド50のサンプリング管54は、ス テンレス材質で形成されており、直径が3/8インチの 管を使用し、エレクトロポリシング処理を施したものを 使用する。サンプリング管54には、一側端から順次的 に第1エアーバルブ62、第2エアーバルブ66、第1 アイソレーションバルブ68、第2アイソレーションバ ルブ70、第3アイソレーションバルブ72及びゲート レーションバルブ68、70には、それぞれ100ミク ロンのオリフィス (図示せず) が形成されている。ま た、第3アイソレーションバルブ72には、250ミク ロンのオリフィスが形成されている。

9

【0017】一方、サンプリングマニフォルド50で は、サンプリングをしない間にも常にパージガスを供給 するN2 供給源56が設置され、このN2 供給源56か ら分岐点58を経由して一つは第1エアーバルブ62に 接続し、他の一つを第2エアーバルブ66に接続してい ソレーションバルブ70との間には、CMゲイジ76が 設置され、この間に延在したサンプリング管54は分岐 されてサンプリング用ポンプ90を経由してスクラバー 46に接続されている。

【0018】また、ゲートバルブ74が形成されたサン プリング管54の後端には、ガス分析器80が接続され ている。このガス分析器80は、常用化されたRGA-QMS (Residual Gas Analyzer -Quadrupole Mass Spectrom eter)を使用しており、これには質量分析器84を 20 接続し、ターボポンプ86とベーキング用ポンプ88と を介してスクラバー46に配管接続されている。また、 質量分析器84には、イオンゲージ82が設置されてい

【0019】ここで前述したC1F3 供給源30から供 給されるC1F3 ガスは、ポリシリコン、シリコンナイ トライド、シリコングラス、タングスタンシリサイドな どの洗浄に使用される洗浄ガスであり、プラズマ状態で はない低温状態でも洗浄工程を実行でき、化学的選択性 が良くプラズマが到達できない部分までエッチングが可 30 能であるとともに、ウェーハ表面上にパーティクルの発 生が少ないという長所がある。また、C1F3 ガスは、 一般的に不活性ガスであるPN2 で20±5体積%に希 釈して使用される。このC 1 F3 ガスは、工程チャンバ 一内の膜質を均一にエッチングするために工程チャンバ 一の圧力を好ましくは低くする方が望ましい。しかし反 面、エッチング速度を増加させるためには、エッチング ガスの比率が高いほどエッチング速度が増加する。

【0020】また、C1F3 ガスを導入する前に工程チ ャンバー10は、C1F3 ガスのボイリングポイントよ 40 り高く事前に過熱することが好ましく、満足できるエッ チング速度を得るためには400℃より高くすることが 望ましい。また、C1F3 ガスは、反応性が非常に強い ガスであり、エッチング速度があまりにも速いとチュー ブ自体がエッチングされてチューブの厚さが薄くなり装 置の奔命を短縮するとともに、ガス分散システム (Ga s Distribution System:GD S) 内の微量の水分によって濃縮が行われて真空システ ムの損傷を起こす可能性がある。このため工程チャンバ ー10内では、パージサイクルや洗浄時間の調節がとて 50 は、分析器自体の汚染に敏感である設備なので全ての評

も重要である。また、C1F3 供給源30に接続される C1F3 ガスの供給配管は、C1F3 ガスの性質によっ てニッケル、モネル (Monel)、ハステルロイ(H astelloy)、316Lステンレススチール及び ポリマー等の材質を使用する。

【0021】一方、ガス分析器80に使用されるRGA -QMSは、常用化されたもので、工程チャンバー内に 使用中または残留中いずれかのガスをサンプリングして 70eVの電位差に加速された電子に衝突させイオン化 る。また、第1アイソレーションバルブ68と第2アイ 10 させる。その後、RGA-QMSは、4重極質量分析器 (Quadrupole Mass Spectrom eter)を利用して直流と交流とを一定に維持させな がら電圧の大きさによって所定の質量対電荷比を有する イオンのみを通過させることで質量スペクトルを得る。 この際、RGA-QMSは、分裂によって得られるイオ ン等の組成でガス状のメカニズムを確認することができ る。また、RGA-QMSは、移動可能であるシステム に設けられ、スパッタリング工程で一般的に使用される オーアイエス(Open Ion Source:OI S) とは違って、イオンソースが差等真空下にあるシー アイエス(Closed Ion Source:CI S) からなりバルクガスだけではなく工程ガスまでも分 析が可能である。

> 【0022】一方、サンプリングマニフォルド50内に は、臨界オリフィス(100/250ミクロン)を使用 して工程チャンバーの圧力以下にサンプリング圧力を一 定に調節している。図2は、このような図1に示した半 導体素子製造用化学気相蒸着装置のRGA-QMSによ り工程評価及び洗浄工程の過程を概略的に示したフロー チャートである。

> 【0023】図2に示すように、半導体素子製造用化学 気相蒸着装置による工程評価は、まず、RGA-QMS の適用評価から実行される。即ち、サンプリングマニフ ォルド50にガス分析器80を接続した第1エアーバル ブ62と第3エアーバルブ60とをクローズさせて、第 2エアーバルブ66と第4エアーバルブ64とをオープ ンさせてRGA-QMSにN2 ガスを常時ファジさせ る。次に、第4エアーバルブ64をクローズさせて第1 エアーバルブ62をオープンさせて工程チャンバー10 内のガスをサンプリングする工程を開始する。この際、 サンプリングは、CMゲージ76で測定した圧力を基準 にして必要時に応じてサンプリングポンプ90を稼動し て工程チャンバー10とサンプリング管54との内部圧 力を調節して差圧によりガスを抽出する。

【0024】適用評価が実行されると、RGA-QMS ベーキング評価を実行する。即ち、RGA-QMSのチ ャンバー (図示せず) 内に4重極質量分析器を設置した 後、基本値(background)を落とすためにべ ーキング (baking)を実施する。RGA-QMS 価時毎にそのバックグラウンドスペクトルを評価し、水 分、酸素成分の汚染水準を評価する。この際、水準が多 少高い場合には、RGA-QMSチャンバー自体を25 ○℃水準にベーキングするとともに、サンプリングマニ フォルドを150℃水準にベーキングして汚染を最小化 して汚染水準を管理する。即ち、ベーキングを実施する と、各分子性不純物 (H2 O、H2 、O2 、Ar、CO 2等)のインテンシティ(intensity:強度) に対する部分圧の大きさ (Amplitude: PP M) をモニターリングして、ベーキングを通じて不純物 10 のアウトガシング (outgasing:排ガス)を加 速化させてRGA-QMSの最初バックグラウンドの水 準を低くする。

【0025】ベーキング評価が実行されると、ガスライ ンの汚染評価を実施する。即ち、各工程ガス(Si H₄ 、PH₃ 、N₂)の供給ラインの汚染評価のために N2 ガス500SCCMを各ガスの供給ラインに順次的 に流して工程チャンバー内のガスをサンプリングして分 析した後、各ガス供給ラインのエアーリキッジ (ガス漏 れ)の有無を確認するようになる。

【0026】ガスラインの汚染評価後には、半導体ウェ 一ハに対する所定の工程を進行させて継続的にサンプリ ングして工程進行事項を評価する。図3は、本発明によ る半導体素子製造用化学気相蒸着装置のストリッジポリ シリコン形成工程に対するRGA-QMS評価結果のト ランドを示すグラフである。

【0027】図3に示すように、例えば、DRAM工程 のストリッジポリシリコン蒸着工程では、蒸着工程だけ ではなく蒸着工程前後の重要工程であるプリパージ(p repurge)、及びアフターパージ (after purge) 工程でもRGA-QMSのサンプリングマ ニフォルド50に形成された臨界オリフィスを使用して 工程チャンバー圧力を、例えば、0.9Torr以下に 維持し、それ以上に加圧されたガスは臨界オリフィスを 介してサンプリングすることで、ストリッジポリシリコ ン形成工程の全体工程を評価することが可能となる。

【0028】半導体ウェーハに対する所定の工程が完了 された後、ウェーハを収容したボードを工程チャンバー からアンローディングした後に工程チャンバー内の廃ガ スを排気する。その後、図2に示したように、C1F3 ガスをインシチュ(in-situ)に工程チャンパー 内に供給して洗浄工程及び評価工程を実行する。即ち、 ストリッジポリシリコン層を48、000人の厚さに蒸 着させる場合、ガスの流量をN2 ガス2800SCC M、CIF3 ガス700SCCMの流量で一定に維持し ながら工程チャンバー内に付着した膜をエッチング(除 去) する。

【0029】そして、洗浄工程及び評価工程が実行され ると、洗浄工程レシピの最適化を実行する。即ち、洗浄 工程を行いながら洗浄工程のEPD(End Poin 50 ャンパー内の圧力によるエッチング速度の関係を示すグ

12

tDetection:終点検出)を決定するために前 述したC1F3供給源30から供給される洗浄ガスの流 量を排気ポンプ44により一定に維持(例えば、N2 ガ ス2800SCCM、CIF3 ガス700SCCM)し ながら工程チャンバーの圧力と温度とを変更することで 洗浄工程を反復して評価する。また、EPDを決定する ための評価は、ストリッジポリシリコン形成工程の評価 のように、サンプリングマニフォルド50の臨界オリフ ィスを使用して工程チャンバーの圧力範囲(例えば、

0.9~1Torr)に維持して臨界オリフィスを介し てガスをサンプリングすることで、全体洗浄工程に渡っ て評価する。図4は、本発明による半導体素子製造用化 学気相蒸着装置のストリッジポリシリコン蒸着工程後に インシチュで実行したC1F3 ガスの洗浄工程をRGA -QMS評価した結果のトランドを示すグラフである。 【0030】図4に示すように、全体洗浄工程は、大き く3工程に分けることができる。 即ち、第1工程は、洗 浄前の真空工程及びパージ工程に該当し、図4に示した 0スキャンから50スキャンまでのスキャン時間に該当 20 する。第2工程は、本格的なエッチング工程が行われる 過程で、図4に示した50スキャンから約280スキャ ンまでのスキャン時間に相当する。また、第3工程は、 エッチング工程が完了された後、真空工程及びパージエ 程に該当する工程で、図4に示した280スキャン以後 のスキャン時間に相当する。

【0031】図4に示したグラフで分かるように、洗浄 工程のEPDは、矢印で表示したように約280スキャ ンに該当する時点である。このEPD時点は、洗浄ガス であるC1F3 ガスが導入されることによって、F、C 30 1ラディカルが生成し、工程チャンバーの内壁に付着し たシリコンが含有する膜をエッチングする工程開始時で ある。ここでポリシリコン膜をエッチングするエチャン ト (エッチング液) であるHF+ (20amu)、F+ (19amu)は、実際には、第2工程のエッチングが 進行される間にSi+と激烈に反応して生成物であるS iF₃ + (85amu)、SiF+ (47amu)を生 成する。即ち、エチャントHF+ (20amu)と、生 成物であるSiF3 + (85amu)とのアンプリチュ ード (Amplitude: PPMの大きさ)が同一に 40 なる図4に示した矢印の交差する280スキャン時点が EPDになる。また、更なるストリッジポリシリコン蒸 着工程を実行すると、再び、工程チャンバーの圧力また は温度及びC1F3 ガスの流量を変更しながら各場合に 対してEPDを決定することで洗浄工程の各工程の工程 時間を短縮及び最適化することが可能であるとともに、 最適の圧力、温度及び流量を確保することができる。

【0032】この最適化された洗浄工程の結果を図5~ 図7を参照して詳細に説明する。図5は、本発明による 半導体素子製造用化学気相蒸着装置の洗浄工程で工程チ ラフである。また、図6は、本発明による半導体素子製 造用化学気相蒸着装置の工程チャンバー内の温度による エッチング速度の関係を示すグラフである。また、図7 は、本発明による半導体素子製造用化学気相蒸着装置の 工程チャンパー内のC1F3 の流量によるエッチング速 度の関係を示すグラフである。

【0033】図5~図7に示すように、洗浄工程の前後 で工程チャンバー内のパーティクルをモニターリングし て洗浄の効果を判断することができ、また洗浄工程の前 i、S、C1、F、NH4 等の金属性/イオン性不純物 &TXRF (Total X-ray Reflect ion Fluorescnce)/HPIC(Hig h Performance Ion Chromat ography)により測定して洗浄工程の効果を判断 することができる。

【0034】このように本発明の半導体素子製造用化学 気相蒸着装置によると、サンプリングマニフォルド及び ガス分析器を設けているため、半導体ウェーハに対する 所定の工程間だけではなく、インシチュでC1F3 ガス 20 【符号の説明】 を使用して工程チャンバー内の洗浄工程時にもメカニズ ムを正確にモニターリングすることができ、これにより 洗浄工程レシピを最適化して工程の単純化及び生産性を 向上させることができる。

【0035】以上、本発明によってなされた半導体素子 製造用化学気相蒸着装置の実施の形態を詳細に説明した が、本発明は前述の実施の形態に限定されるものではな く、その要旨を逸脱しない範囲で変更可能である。例え ば、ガス供給管22に、SiH4 供給源24、PH3 供 給源26、N2供給源28、C1F3供給源30をそれ 30 ぞれ接続した実施の形態を説明したが、このガスの配列 に限定されるものではない。

[0036]

【発明の効果】従って、本発明の半導体素子製造用化学 気相蒸着装置によると、工程チューブを分解することな くインシチュで工程チャンバーを洗浄可能であるため、 設備の寿命延長及び洗浄時間の短縮でき、生産性を向上 する効果がある。また、本発明の半導体素子製造用化学 気相蒸着装置によると、インシチュで洗浄工程レシピを 最適化できるため、工程時間の短縮と設備の寿命延長と 40 56 N2 供給源 を実現できる効果がある。また、木発明の半導休素子製 造用化学気相蒸着装置によると、半導体ウェーハに対す る工程進行を継続的にモニターリングして評価するた め、工程の不良を防止して生産性向上に寄与するという 効果がある。

【図面の簡単な説明】

【図1】本発明による半導体案子製造用化学気相蒸着装 置の実施の形態を示した構成図。

【図2】図1に示した半導体素子製造用化学気相蒸着装 置のRGA-QMSにより工程評価及び洗浄工程の過程 50 88 ベーキング用ポンプ

を概略的に示したフローチャート。

【図3】本発明による半導体素子製造用化学気相蒸着装 置のストリッジポリシリコン形成工程に対するRGA-QMS評価結果のトランドを示すグラフ。

【図4】本発明による半導体素子製造用化学気相蒸着装 置のストリッジポリシリコン蒸着工程後にインシチュで 実行したC1F3 ガスの洗浄工程をRGA-QMS評価 した結果のトランドを示すグラフ。

【図5】本発明による半導体素子製造用化学気相蒸着装 後には工程チャンバー内のFe、Ce、Ni、Zn、T 10 置の洗浄工程で工程チャンバー内の圧力によるエッチン グ速度の関係を示すグラフ。

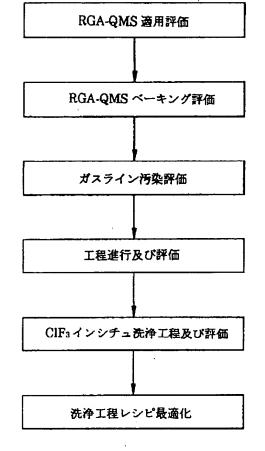
> 【図6】本発明による半導体素子製造用化学気相蒸着装 置の工程チャンバー内の温度によるエッチング速度の関 係を示すグラフ。

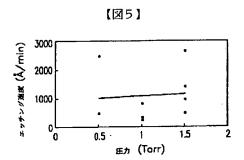
> 【図7】本発明による半導体素子製造用化学気相蒸着装 置の工程チャンバー内のCIF3 の流量によるエッチン グ速度の関係を示すグラフ。

> 【図8】 従来の半導休化学気相蒸着装置の工程チュー ブ洗浄工程の過程を概略的に示した図面である。

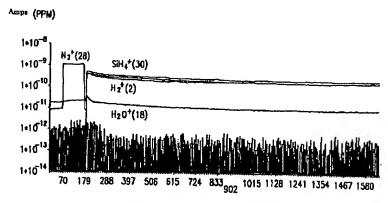
- 10 工程チャンバー
- 12 ロードロックチャンバー
- 14 外側チューブ
- 16 内側チューブ
- 18 ボート
- 20 エレベータ
- 22 ガス供給管
- 24 SiH4 供給源
- 26 PH3 供給源
- 28 N2 供給源
- 30 CIF3 供給源
- 32、34、36、38、40 エアーバルブ
- 42 廃ガス排気管
- 44 排気ポンプ
- 46 スクラバー
- 48 サンプリングポート
- 50 サンプリングマニフォルド
- 52 接続部
- 54 サンプリング管
- - 60、62、64、66 エアーバルブ
 - 68、70、72 アイソレーションバルブ
 - 74 ゲートバルブ
 - 76 CMゲージ
 - 78 圧力調節用排気管
 - 80 ガス分析器
 - 82 イオンゲージ
 - 84 質量分析器
 - 86 ターボボンプ

【図2】

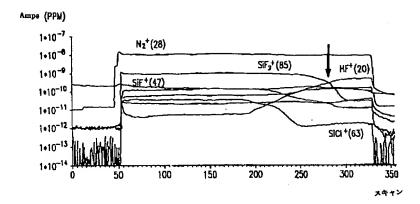


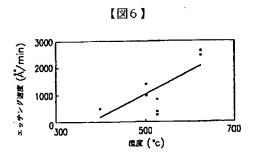


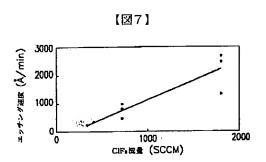
【図3】

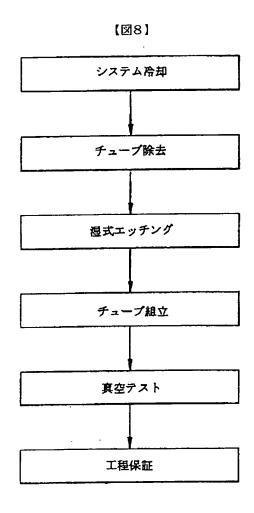


【図4】









フロントページの続き

(72)発明者 金 重 起

大韓民国ソウル市江南区道谷1洞 ラッキ ーアパート104-810号